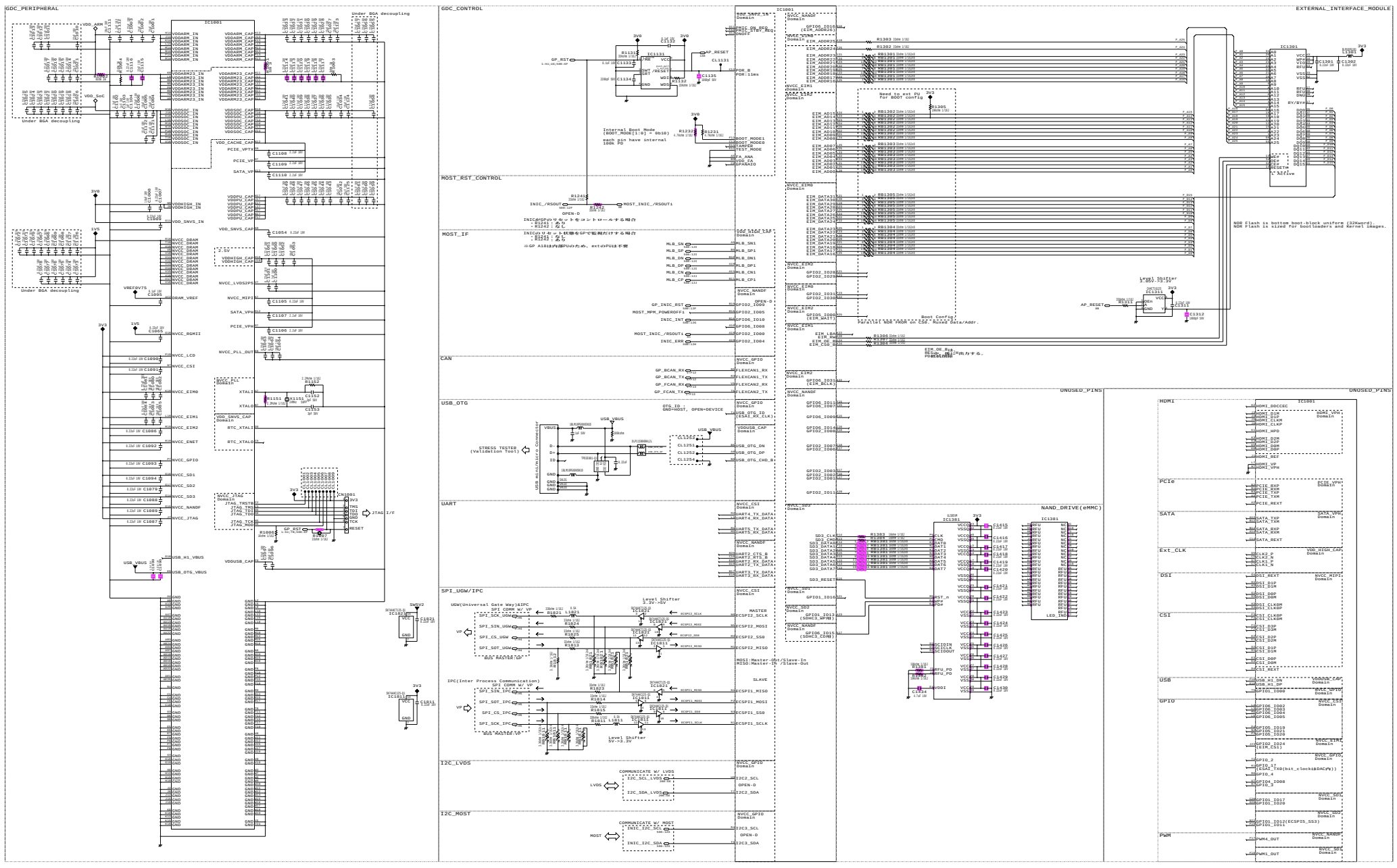

回路図(フルモウント)
CIRCUIT DIAGRAM
(FULLY MOUNTED DIAGRAM)

4.MAY.'15	HR-0472	TJBA	
Circuit Diagram (MAIN)		0537-08003	
iMX6D & SysContr		3/9	A-1

※ICの内部ブロック図は、ICの仕様を示すものであり、実際のICの内部構成を示すものではありません。
※THE BRIDGING BLOCK DIAGRAM FOR JIGGER DATA SHEET SHALL BE SOLELY PROVIDED ONLY ON THE FIRST SHEET.