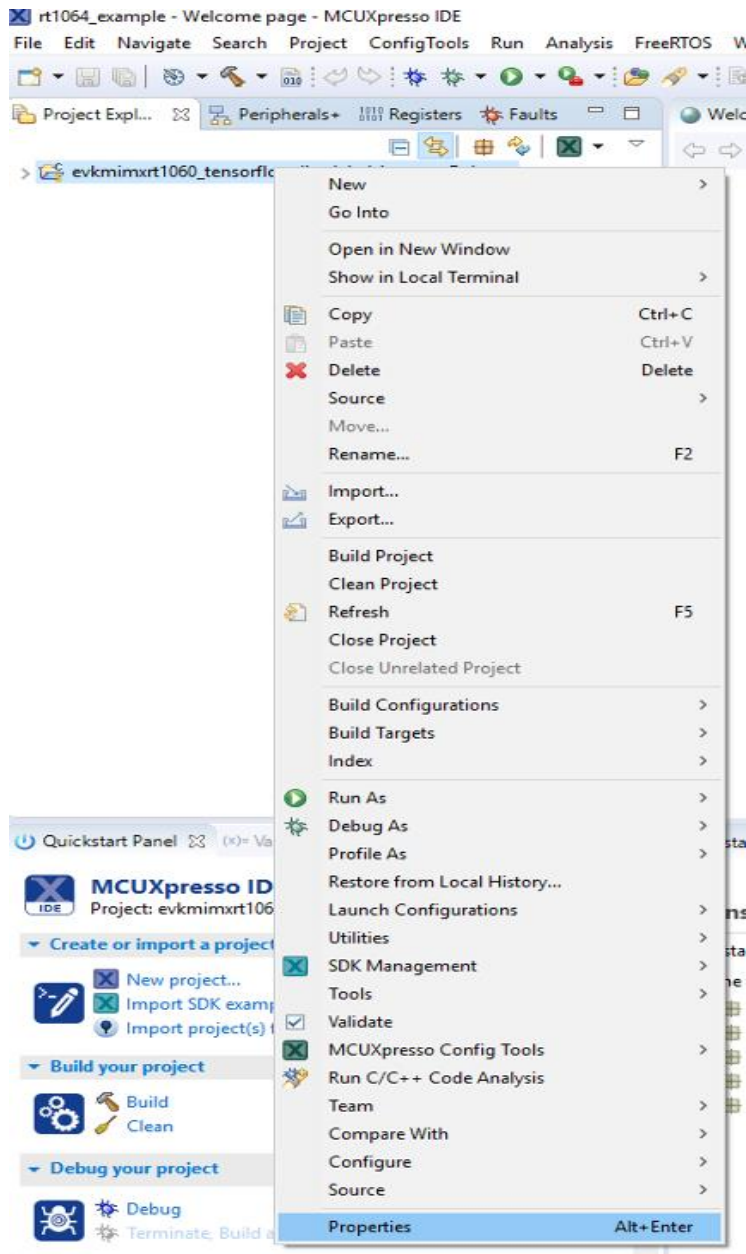


## 在 i.MX RT1064 EVK 上运行 eIQ

链接：<https://community.nxp.com/docs/DOC-344225>

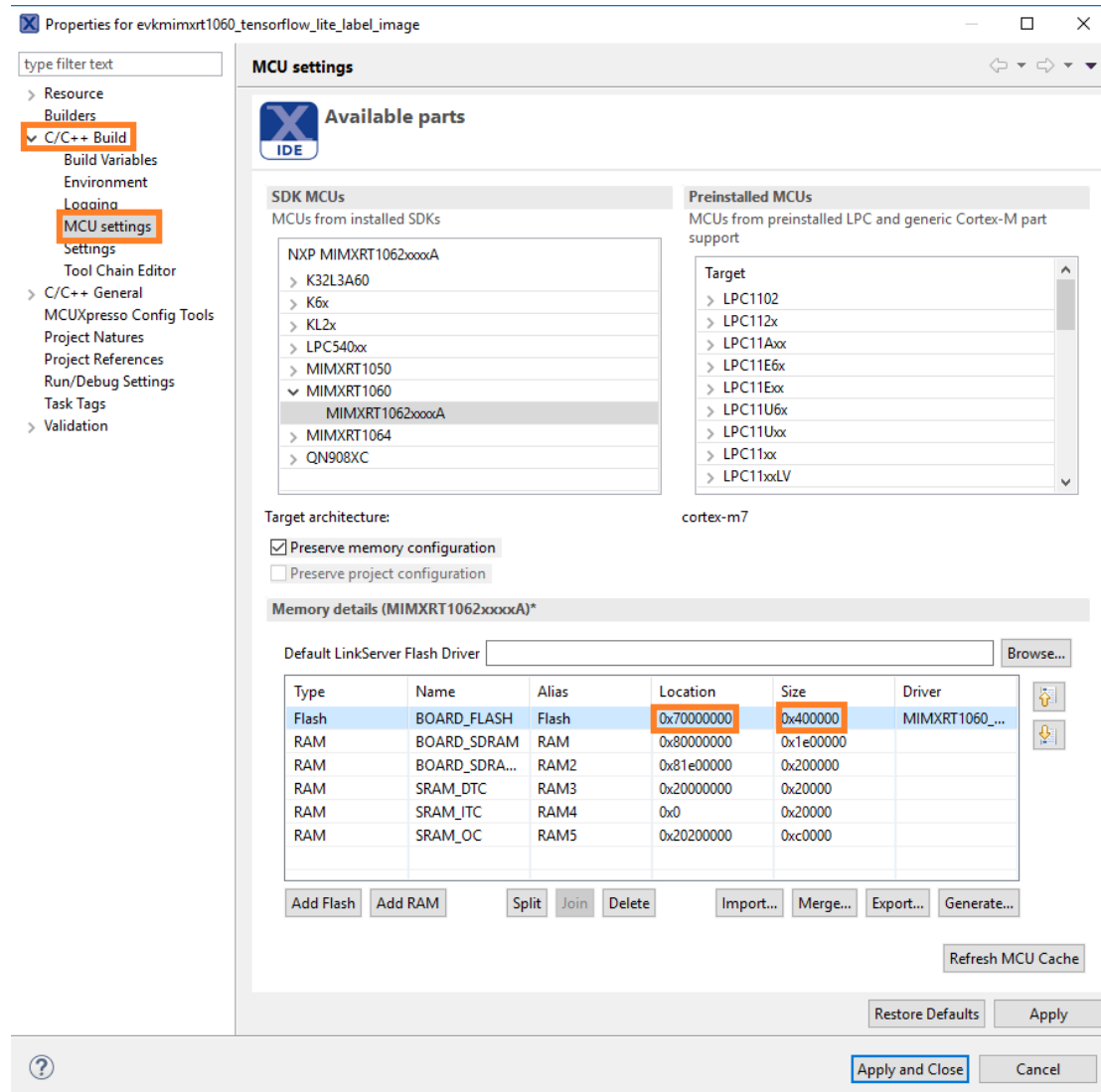
目前，针对 i.MX RT 的 eIQ 作为 MCUXpresso SDK 的一部分，可用于 RT1050，RT1060 和 RT685 系列。然而，只需对 RT1060 的工程进行少量修改，eIQ 演示程序也可以在 i.MXRT1064-EVK 上运行。

1. 将 i.MX RT1060 工程导入 SDK 中。对于这个例子，我们将使用 Label Image 进行演示。
2. 右键单击工作区中的工程并选择属性（Properties）。

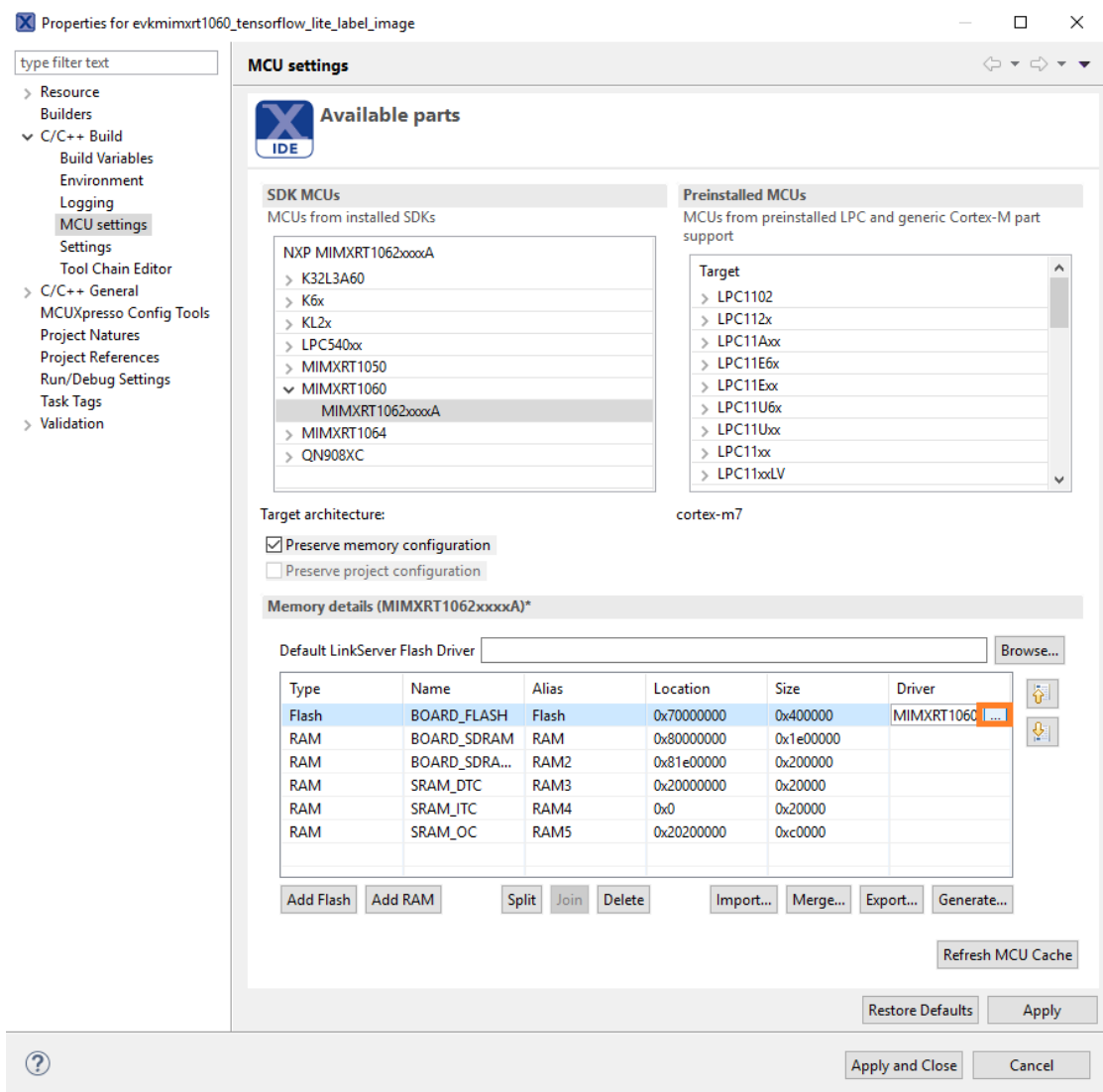


3. 打开 C/C++ Build ->MCU 设置页面

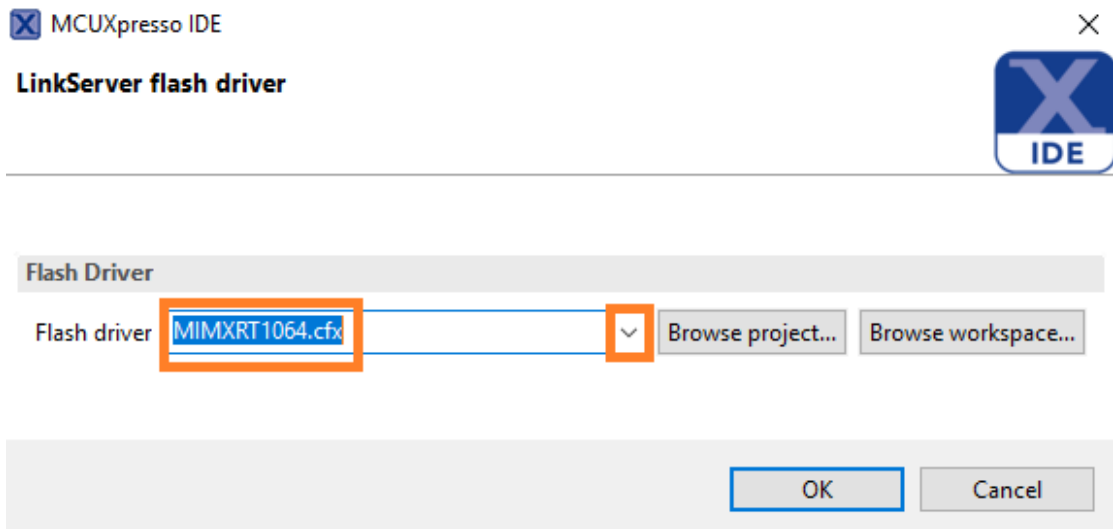
4.将 BOARD\_FLASH 参数中的“Location”更改为 0x7000000，即闪存位于 RT 1064 上的位置。同时调整其大小为 0x400000。你需要将其键入。



5.然后，你需要更改“Driver”参数，以便于调试器知道在 RT 1064 板上使用哪个 flash 算法。单击那片区域，然后你将会看到“...”图标出现，点击它。



6.将 Flash 驱动程序更改为 MIMXRT1064.cfx



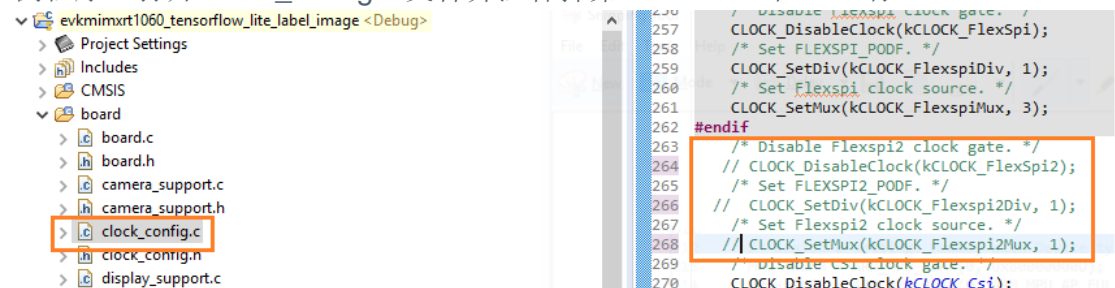
7. 点击 OK 关闭对话框，然后点击 “Apply and Close” 关闭 “属性” 对话框。

8. 接下来我们需要为新的闪存地址修改 MPU 设置。

9. 打开文件 board.c。修改下面的几行来改变第 330 行和 331 行上的存储地址和存储空间大小。

```
312 /* Region 0 setting: Memory with Device type, not shareable, non-cacheable. */
313 MPU->RBAR = ARM_MPU_RBAR(0, 0x80000000U);
314 MPU->RASR = ARM_MPU_RASR(0, ARM_MPU_AP_FULL, 2, 0, 0, 0, 0, ARM_MPU_REGION_SIZE_512MB);
315
316 /* Region 1 setting: Memory with Device type, not shareable, non-cacheable. */
317 MPU->RBAR = ARM_MPU_RBAR(1, 0x60000000U);
318 MPU->RASR = ARM_MPU_RASR(0, ARM_MPU_AP_FULL, 2, 0, 0, 0, 0, ARM_MPU_REGION_SIZE_512MB);
319
320 #if defined(XIP_EXTERNAL_FLASH) && (XIP_EXTERNAL_FLASH == 1)
321 /* Region 2 setting: Memory with Normal type, not shareable, outer/inner write back. */
322 MPU->RBAR = ARM_MPU_RBAR(2, 0x70000000U);
323 MPU->RASR = ARM_MPU_RASR(0, ARM_MPU_AP_RO, 0, 0, 1, 1, 0, ARM_MPU_REGION_SIZE_4MB);
324 #endif
```

10. 最后，修改时钟设置代码以确保启用 FlexSPI2。因为 RT1060 SDK 中的时钟设置代码禁用了 FlexSPI2，因此我们需要注释掉该代码以便在 RT1064 上运行此示例程序。打开 clock\_config.c 文件并注释掉第 264、266 和 268 行。



11. 正常编译和调试该工程，即可在 RT1064 板上运行。

SDK2.7.0 版于 2020 年 1 月更新。