

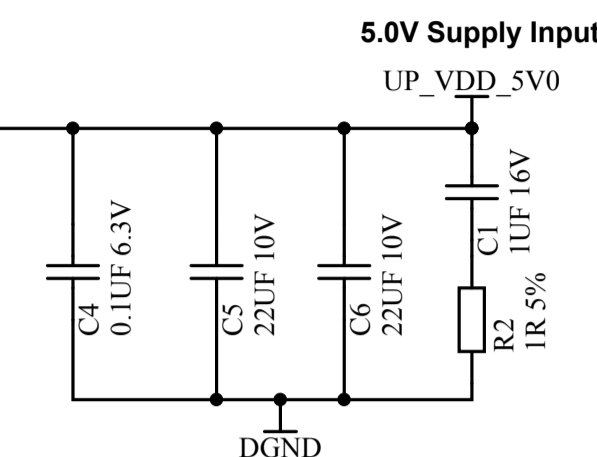
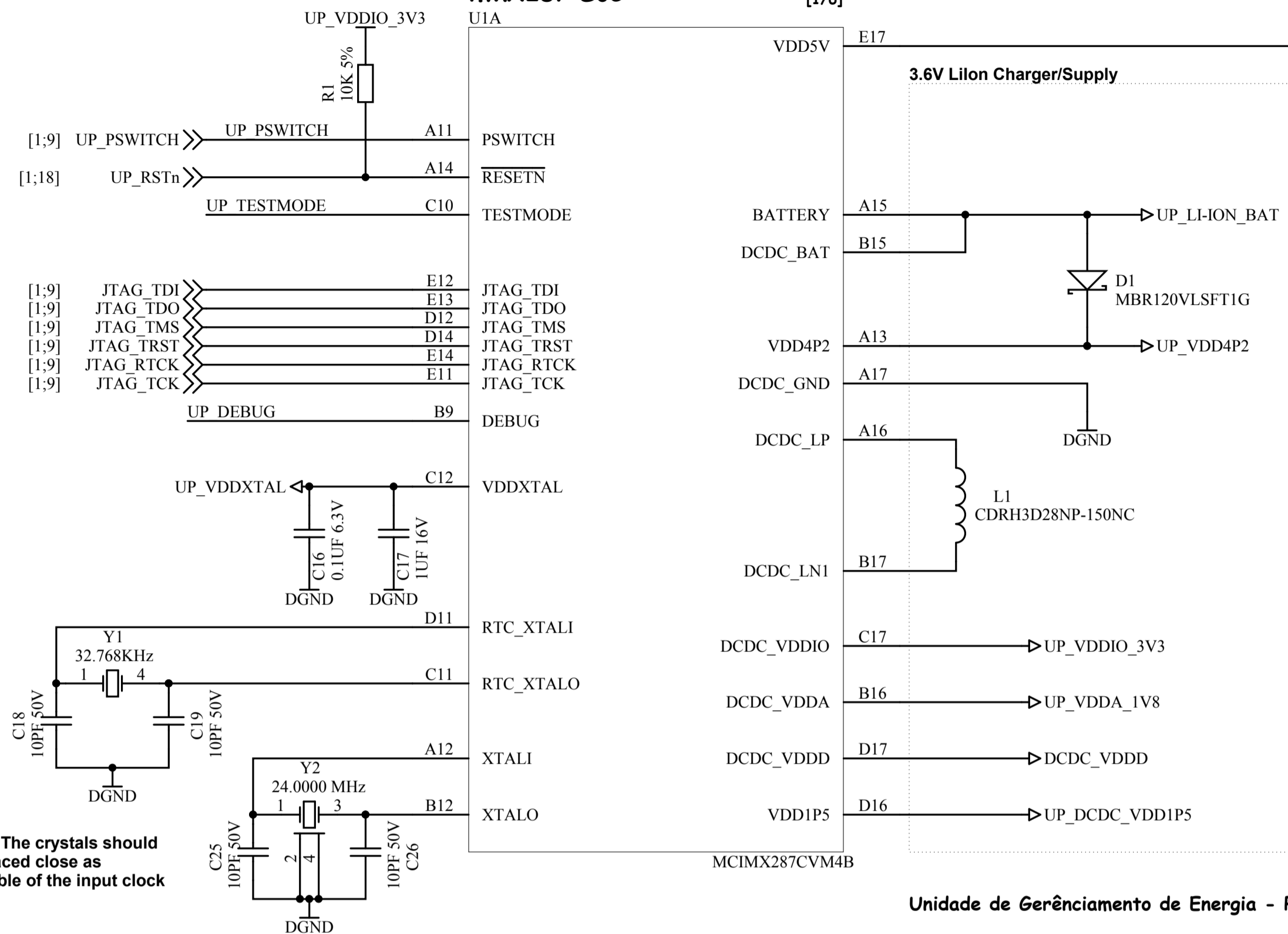
# 01. i.MX287 - PMU

Nota: os capacitores 10nF, 100nF e 1uF, devem ficar o mais próximo quanto possível dos pinos DCDC\_BAT, DCDC\_VDDIO, DCDC\_VDDA, DCDC\_VDDD e DCDC\_VDD1P5, no i.MX287.

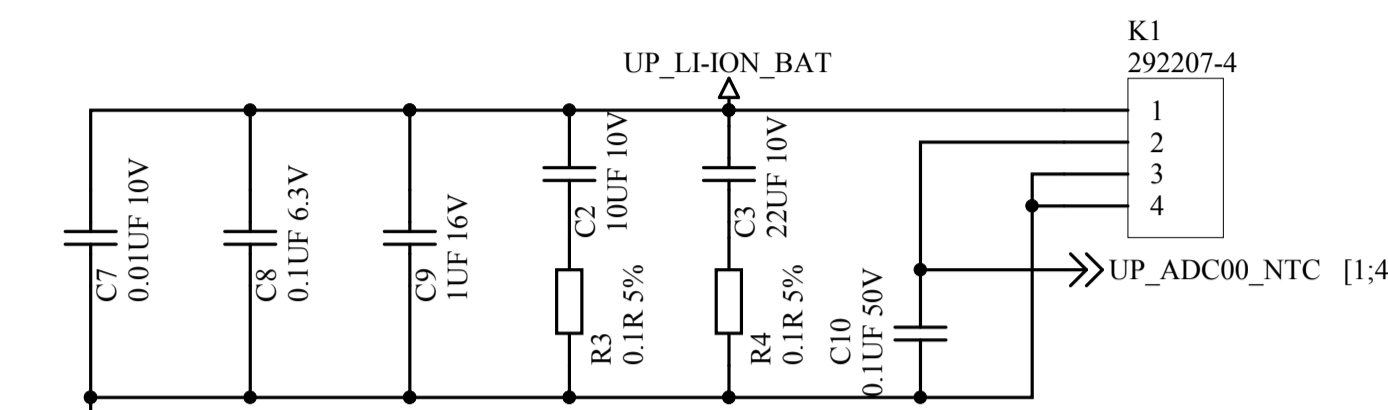
Nota: utilizar capacitores cerâmicos ou tântalo com low-ESR + resistores de 0,1 Ohms em série para ambas, saída VDD4P2 e entrada Li-ION\_BATERIA, para prevenir de possíveis oscilações durante o carregamento da bateria.  
 Note: Use low ESR ceramic or tantalum capacitors and 0.1 Ohms series resistors for VDD4P2 and Li-ION Battery input to preventing possible oscillations during battery charging.

**LI-ION BATTERY CONNECTOR (3.6V 700mAh)**

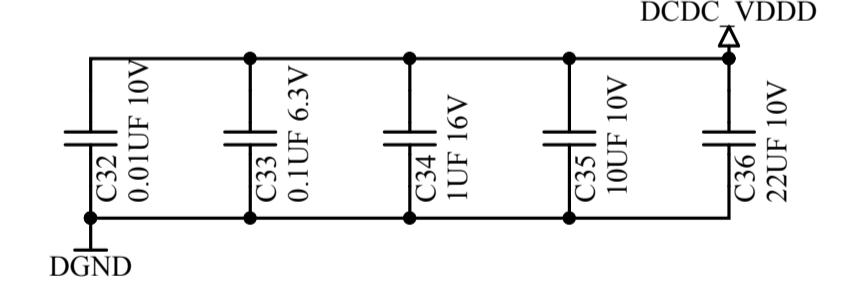
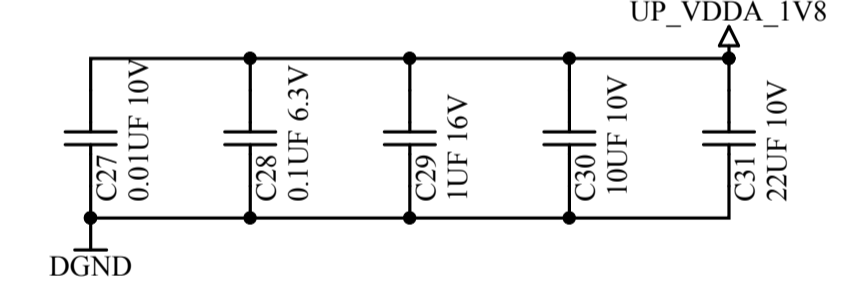
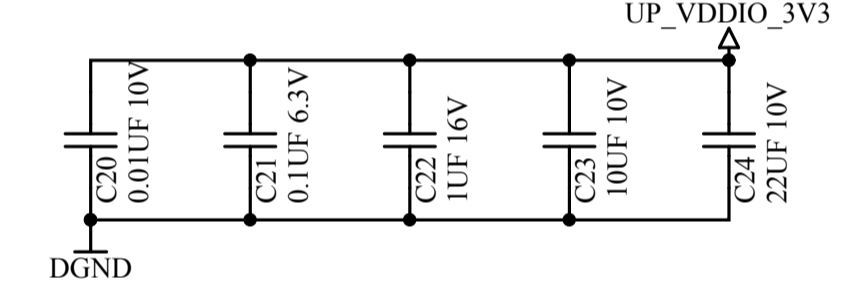
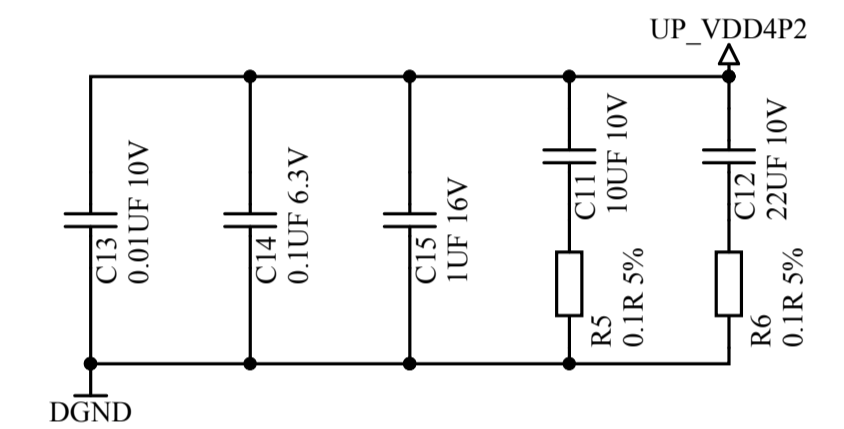
## i.MX287 SoC [1/6]



Nota: circuito de amortecimento de sobrecorrente na linha de 5.0 V, devido a inserção de dispositivos USB.  
 Note: Dumping circuit



Opcional: Monitoração da temperatura interna e carga na bateria.



### Unidade de Gerenciamento de Energia - PMU

VDD4P2 (nominal 4.2 V) -- Quando conectado a fonte de 5 V, pode a alimentar os conversores DC-DCs  
 -- Corrente de carga da bateria  
 -- Corrente de carga - para ambos os circuitos on-chip e off-chip  
 -- Carga total, mais corrente de carga da bateria (limite de 5V)

VDDIO (nominal 3.3 V) -- Conversor DC-DC ou regulador-linear de 5 V  
 VDDA (nominal 1.8 V) -- Conversor DC-DC ou regulador-linear de VDDIO  
 VDD1P5 (nominal 1.5 V) -- Regulador linear do VDDIO para LVDDR2  
 VDDD (nominal 1.2 V) -- Conversor DC-DC ou regulador linear do VDDA

Nota: UP\_PSWITCH filtro, transientes de borda de descida inferiores a 10ns provocam a geração de reset.

Nota: colocar o capacitore mais próximo quanto possível do pino do i.MX287.

