

MCIMX6Q5EYM10AC / NXP

< Defaults > Data Sheet: Technical Data (IMX6DQCEC, Rev. 4, 07/2015)									
Ball Name	Ball	Power Group	Ball Type	Out of Reset Condition Default Mode(Reset Mode)	Default Function(Signal Name)	Input/Output	Value	Before Reset State(*) Input/Output	Value
SATA_TXP	A12	SATA_VPH	-	-	SATA_PHY_TX_P	-	-	-	-
SATA_TXM	B12	SATA_VPH	-	-	SATA_PHY_TX_N	-	-	-	-
SATA_RXP	B14	SATA_VPH	-	-	SATA_PHY_RX_P	-	-	-	-
SATA_RXM	A14	SATA_VPH	-	-	SATA_PHY_RX_N	-	-	-	-
USB_OTG_DN	B6	VDD_USB_CAP	-	-	USB_OTG_DN	-	-	-	-
USB_OTG_DP	A6	VDD_USB_CAP	-	-	USB_OTG_DP	-	-	-	-
LVDS0_TX0_N	U2	NVCC_LVDS_2P5	LVDS	-	LVDS0_TX0_N	-	-	-	-
LVDS0_TX1_N	U4	NVCC_LVDS_2P5	LVDS	-	LVDS0_TX1_N	-	-	-	-
LVDS0_TX2_N	V2	NVCC_LVDS_2P5	LVDS	-	LVDS0_TX2_N	-	-	-	-
LVDS0_TX3_N	W2	NVCC_LVDS_2P5	LVDS	-	LVDS0_TX3_N	-	-	-	-
LVDS0_CLK_N	V4	NVCC_LVDS_2P5	LVDS	-	LVDS0_CLK_N	-	-	-	-
HDMI_CLKP	J6	HDMI_VPH	-	-	HDMI_TX_CLKP	-	-	-	-
HDMI_CLKM	J5	HDMI_VPH	-	-	HDMI_TX_CLK_N	-	-	-	-
HDMI_D1P	J4	HDMI_VPH	-	-	HDMI_TX_DATA1_P	-	-	-	-
HDMI_D1M	J3	HDMI_VPH	-	-	HDMI_TX_DATA1_N	-	-	-	-
HDMI_D0M	K5	HDMI_VPH	-	-	HDMI_TX_DATA0_N	-	-	-	-
HDMI_D0P	K6	HDMI_VPH	-	-	HDMI_TX_DATA0_P	-	-	-	-
HDMI_D2P	K4	HDMI_VPH	-	-	HDMI_TX_DATA2_P	-	-	-	-
HDMI_D2M	K3	HDMI_VPH	-	-	HDMI_TX_DATA2_N	-	-	-	-
HDMI_HPD	K1	HDMI_VPH	-	-	HDMI_TX_HPD	-	-	-	-
CLK1_P	D7	VDD_HIGH_CAP	-	-	CLK1_P	-	-	-	-
CLK1_N	C7	VDD_HIGH_CAP	-	-	CLK1_N	-	-	-	-
PCIE_TXP	B3	PCIE_VPH	-	-	PCIE_TX_P	-	-	-	-
PCIE_TXM	A3	PCIE_VPH	-	-	PCIE_TX_N	-	-	-	-
LVDS1_TX0_N	Y1	NVCC_LVDS_2P5	LVDS	-	LVDS1_TX0_N	-	-	-	-
LVDS1_TX1_N	AA2	NVCC_LVDS_2P5	LVDS	-	LVDS1_TX1_N	-	-	-	-
LVDS1_TX2_N	AB1	NVCC_LVDS_2P5	LVDS	-	LVDS1_TX2_N	-	-	-	-
LVDS1_TX3_N	AA3	NVCC_LVDS_2P5	LVDS	-	LVDS1_TX3_N	-	-	-	-
LVDS1_CLK_N	Y3	NVCC_LVDS_2P5	LVDS	-	LVDS1_CLK_N	-	-	-	-
PCIE_RXP	B2	PCIE_VPH	-	-	PCIE_RX_P	-	-	-	-
PCIE_RXM	B1	PCIE_VPH	-	-	PCIE_RX_N	-	-	-	-
DSI_CLK0P	H4	NVCC_MIPI	-	-	DSI_CLK_P	-	-	-	-
DSI_CLK0M	H3	NVCC_MIPI	-	-	DSI_CLK_N	-	-	-	-
DSI_D1P	H1	NVCC_MIPI	-	-	DSI_DATA1_P	-	-	-	-
DSI_D1M	H2	NVCC_MIPI	-	-	DSI_DATA1_N	-	-	-	-
DSI_D0P	G1	NVCC_MIPI	-	-	DSI_DATA0_P	-	-	-	-
DSI_D0M	G2	NVCC_MIPI	-	-	DSI_DATA0_N	-	-	-	-
CSI_CLK0P	F3	NVCC_MIPI	-	-	CSI_CLK_P	-	-	-	-
CSI_CLK0M	F4	NVCC_MIPI	-	-	CSI_CLK_N	-	-	-	-
CSI_D0P	E3	NVCC_MIPI	-	-	CSI_DATA0_P	-	-	-	-
CSI_D0M	E4	NVCC_MIPI	-	-	CSI_DATA0_N	-	-	-	-
CSI_D1P	D2	NVCC_MIPI	-	-	CSI_DATA1_P	-	-	-	-
CSI_D1M	D1	NVCC_MIPI	-	-	CSI_DATA1_N	-	-	-	-
CSI_D2P	E2	NVCC_MIPI	-	-	CSI_DATA2_P	-	-	-	-
CSI_D2M	E1	NVCC_MIPI	-	-	CSI_DATA2_N	-	-	-	-
CSI_D3P	F1	NVCC_MIPI	-	-	CSI_DATA3_P	-	-	-	-
CLK2_P	D5	VDD_HIGH_CAP	-	-	CLK2_P	-	-	-	-
CLK2_N	C5	VDD_HIGH_CAP	-	-	CLK2_N	-	-	-	-
CSI_D3M	F2	NVCC_MIPI	-	-	CSI_DATA3_N	-	-	-	-